

S-TEST/2

Kompaktes Testsystem für digitale Sensoren



Eigenschaften

- ✓ Kann 2 UTB-Karten aufnehmen, um bis zu 8 Sensoren anzuschließen (4 Sensoren pro Karte)
- ✓ Ethernet-Schnittstellenkarte (ETH) für Systemkommunikation, Test und Firmware-Installation und Selbstkalibrierung
- ✓ Integrierte Stromversorgung
- ✓ Klappbare vordere Standfüße
- ✓ LED-Statusanzeigen
- ✓ Integrierter Lüfter
- ✓ Parallele Abtastung mit Zeitstempel

Einsatz

- ✓ System Level Test-Plattform für Sensoren mit digitalen Schnittstellen
- ✓ Sensor-Final Test für die Herstellung von Sensoren in kleinen Serien
- ✓ Sensorcharakterisierung und funktionale Validierung

Anwendungsbereich

- ✓ Entwicklung und Testen von Sensoren
- ✓ Qualitätssicherung in der Sensorfertigung



Spezifikationen

Das S-TEST/2 ist eine kompakte Testlösung auf Systemebene (SLT) für Sensoren mit digitalen Schnittstellen. Es kann zum Testen und Charakterisieren von digitalen Sensoren mit bis zu 16 IO-Pins verwendet werden. Mit seinem kompakten Formfaktor ist das System auf den Labor- und Schreibtiseinsatz zugeschnitten und kann direkt zur Unterstützung von Sensortestaufgaben während der Sensorentwicklung

eingesetzt werden. Das Gerät kann bis zu 2 S-TEST Universal Tester Boards (UTB) aufnehmen, die jeweils Schnittstellenressourcen für bis zu 4 Sensoren bieten. Die Hauptkommunikationsschnittstelle des Systems ist der Chassis Communication Controller (CCB/ETH15). Es bietet TCP/IP-Konnektivität, Systemkalibrierungsfunktionalität und externe Trigger-Ein- und Ausgänge.

Technische Daten

Anzahl UTB ¹⁾	2
Max. Anzahl DUT I/O pins	16
Max. Anzahl anschließbarer Sensoren	Bis zu 8 ²⁾
Digitale Schnittstellen	I ² C, mipi I3C, SPI, CAN-FD, LIN, PSI5, SENT, JTAG, TDM, ZACWire
Stromversorgungsbereiche	100 V...240 V, 50/60 Hz
Betriebstemperaturbereich	20 °C...35 °C
Lagertemperaturbereich	-25 °C...+55 °C
Relative Luftfeuchtigkeit	40 %...80 %
Dimensionen (H x T x L)	193 mm x 344 mm x 104 mm
Masse	3.9 kg

Alle Angaben bei Raumtemperatur, sofern nicht anders angegeben.

1) SPEKTRA S-TEST Universal Tester Board

2) Maximale Anzahl von frei zuweisbaren IO-Pins: 16

Systemkomponenten

- ✓ Universal Tester Board - UTB (BSI)
- ✓ Chassis Communication Board - ETH15 (CCB)

Zubehör (optional)

- ✓ S-TEST Evaluation Board
- ✓ S-TEST Engineering Board
- ✓ S-TEST(BSI) Verlängerungskabel (62-polig)